



## PADS VX.2.17 Release Notes



### PADS Designer

- EBS-109708 – 네트워크의 중앙 라이브러리를 사용할 때 Designer 검색 창 초기화가 시간 걸리는 문제 개선
- EBS-162668 – DRC Interconnectivity Grid 실행 결과가 정확하지 않은 문제 개선
- EBS-165990 – Mini Dump 파일 분석 관련 문제 개선
- EBS-166185 – 값 삭제 후 링크 심볼 이동 시 Xref 주석 위치가 업데이트되지 않는 문제 개선
- EBS-166629 – 드래그 앤 드롭으로 부품 교체가 일관되게 동작하지 않는 문제 개선



### HyperLynx AMS

- EBS-142754 – 데이터 스윕 분석에서 결과 파형이 누락되는 문제 개선
- EBS-164354 – SPICE 구문 검사기가 “-”와 “+”가 포함된 모델 이름을 잘못 변경하는 문제 개선
- EBS-165158 – Setup Schematic 창에서 Model and Symbol Wizard를 호출할 때 모델 포트가 mapping되지 않으면 대화창이 멈추는 문제 개선
- EBS-167672 – 시뮬레이션 컨트롤 대화창이 기존 실험 설정을 덮어써버리는 문제 개선
- EBS-169826 – 검색/배치(Symbols) 기능에서 프로젝트를 닫았다 다시 열면 “Current Project” 카테고리가 표시되지 않는 문제 개선



### PADS Layout

- EBS-167494 – Differential Pair에서 “allow pair to split around obstacles” 옵션이 활성화된 경우, diff pair 리포트를 생성할 수 없는 문제 개선
- EBS-170549 – PADS 디자인에서 코팅 두께가 0으로 설정된 경우, CCE 파일을 내보낼 때 HLDRC에서 0.5mil solder mask 레이어가 표시되는 문제 개선