



PADS VX.2.18 Release Notes



PADS Designer

- EBS-178136 – Project Template 순서가 변경되는 현상 개선
- EBS-178205 – Connection Report에서 Net이 항상 한 줄로 표시되는 현상 개선
- EBS-169966 – Sub-bus에서 DRC-109 (false positive)이 발생하는 현상 개선
- EBS-126347 – DRC-109에서 bus에 un-zipped net이 포함되었다고 잘못 보고되는 현상 개선
- EBS-144584 – DXDesigner.xml 파일이 기본값으로 재설정되는 현상 개선
- EBS-162985 – DRC-109 Verify 동작이 일관되지 않은 현상 개선
- EBS-164801 – 심볼 속성이 중복 표시되는 현상 개선
- EBS-178297 – “Check for un-ripped nets” 기능이 잘못된 경고를 출력하는 현상 개선
- EBS-181247 – Classic 모드에서 interconnectivity 항목의 VerifyDefault.ini hide 옵션이 적용되지 않고, 해당 항목 클릭 시 예외가 발생하는 현상 개선
- EBS-178586 – RMB에서 Replace Part 실행 시 Replace Part 창이 지연되어 나타나는 현상 개선
- EBS-181053 – Designer.xml의 “New Project Location”이 권한이 없는 경로를 가리킬 경우 Xpedition Designer가 비정상 동작하는 현상 개선



PADS Logic

- EBS-178145 – Shift JIS 코드 5c에 해당하는 Kanji 문자가 행 끝에 위치할 경우 깨져 보이는 현상 개선



HyperLynx AMS

- EBS-179171 – MOSFET LEVEL 1, 2, 3에 대한 문서 내 유효 파라미터 비교가 일치하지 않는 현상 개선
- EBS-137941 – S-parameter 및 SPICE 파일로 심볼 생성 시 설정한 grid spacing이 반영되지 않는 현상 개선



PADS Layout

- EBS-178722 – 첨부된 Layout에서 ASCII 또는 DXF 형식으로 Export 및 Import가



불가능한 현상 개선

- EBS-178315 – Gerber 파일 생성 시 보드 외곽선 cutout 방향이 반대로 출력되는 현상 개선
- EBS-178258 – Bottom PADS 크기가 60일 때 ODB++ netlist 오류가 발생하는 현상 개선
- EBS-170205 – Silkscreen Layer에 배치된 텍스트가 PADS 3D에서 표시되지 않는 현상 개선
- EBS-169819 – 3D View에서 Solder mask가 표시되지 않는 현상 개선
- EBS-167669 – PADS Layout에서 CCE Export 후 HLDRRC에서 일부 캐패시터 값이 누락되는 현상 개선



PADS Router

- EBS-179701 – 두 개의 Terminal 간 Routing 수행 시 Fatal Database Error 2015가 발생하는 현상 개선